



Maja Popovic

Improving the energy efficiency of a microcontroller instruction fetch using tight loop cache

Trondheim, juli 2015

Masteroppgave

Norges teknisk-naturvitenskapelige
universitet
Fakultet for informasjonsvitenskap
Materiell og elektroteknikk
Institutt for elektronikk
og teknisk maskinvegjek
go teknologien
Maja Popovic

Masteroppgave

Trondheim, 2015

Maja Popovic