



NTNU
Norges teknisk-naturvitenskapelige
universitet
Fakultet for Informasjonsteknologi, matematikk og
elektroteknikk
Institutt for elektronikk og telekommunikasjon

Masteroppgave

Stig Kristian Opstad

Feilsimulering og ekvivalens- sjekking med FPGA og innebygd stimuligenerering

Trondheim, Oktober 2007