



NTNU  
Norges teknisk-naturvitenskapelige  
universitet  
Fakultet for Informasjonsteknologi, matematikk og  
elektroteknikk  
Institutt for elektronikk og telekommunikasjon

Masteroppgave

Rune Bergh Nilssen

# Utvikling av et FPGA-basert system for emulering av CMOS digitalkamera med programmerbart signal-støy-forhold

Trondheim, Juni 2010