



NTNU  
Norges teknisk-naturvitenskapelige  
universitet  
Fakultet for Informasjonsteknologi, matematikk og  
elektroteknikk  
Institutt for elektronikk og telekommunikasjon

Masteroppgave

Lasse Haugnes Olsen

# Realisering av high-end delta-sigma DAC i FPGA

Trondheim, Juli 2006